

詞彙表

本詞彙表載有本文件所用與本公司及其業務有關的若干技術詞彙的釋義。該等釋義未必與行業標準釋義一致，且未必可與其他公司採納的類似術語比較。

「AI」	指	人工智能
「AI SoC」	指	芯片上人工智能系統，一種集成CPU、AI加速器（如神經處理引擎）及其他必要組件的AI芯片，能高效執行圖像識別、語音處理及語義理解等AI任務
「AIoT」	指	人工智能物聯網，或簡稱智能物聯網，是物聯網與AI技術的結合
「ARM」	指	先進RISC機器，基於RISC原理的計算架構
「ASIL」	指	汽車安全完整性等級，一種用於界定組件對車輛安全的重要程度的風險分類系統
「BLE」	指	藍牙低能耗
「DDIC」	指	顯示驅動集成電路，一種接收來自TCON的圖像信號，並將其轉換為驅動信號的芯片，用於直接控制顯示面板像素的開關狀態及色彩灰階
「DP」	指	顯示端口，一種主要用於將視頻信號源連接到顯示器的數字顯示接口，支持高分辨率和刷新率
「領域專用」	指	專屬於某一特定領域或知識範疇的專業性或獨有性內容
「EDA」	指	電子設計自動化，用於設計電子系統的軟件工具
「ESL MCU」	指	電子貨架標籤微控制器單元，一種專為電子貨架標籤設計的微控制器，經超低功耗信號處理與數據傳輸優化，可實現多年電池使用壽命

詞彙表

「無晶圓廠」	指	專注於集成電路研發與銷售，同時將芯片、芯片組及板卡製造、封裝及測試外包給專業製造商與服務供應商的集成電路設計公司；該詞彙有時亦用以指該商業模式
「HDMI」	指	高清多媒體接口，一種用於在設備之間傳輸高清視頻和音頻的數字接口。
「HDR」	指	高動態範圍
「赫茲」	指	頻率單位
「IoT」	指	物聯網
「IP模塊」	指	知識產權模塊，就本文件中討論本公司的IP模塊時而言，指用於芯片設計的預先設計、預先驗證及可複用的功能模塊
「ISA」	指	指令集架構，通常用於定義軟件如何控制芯片
「LCD」	指	液晶顯示器
「LED」	指	發光二極管
「LLM」	指	大語言模型
「MCU」	指	微控制器單元，一種緊湊型控制集成電路，根據應用場景集成微處理器、存儲器、輸入輸出接口及其他必要組件，常用於裝置的嵌入式實時控制。
「Micro-LED控制芯片」	指	專為驅動Micro-LED顯示陣列而設計的組件，通過對每個微型像素的控制，實現高亮度及高對比度的圖像
「Mini-LED控制芯片」	指	專為驅動數千個獨立Mini-LED背光區域而設計的組件，以實現各區域亮度的精準控制

詞彙表

「MNT縮放芯片」	指	顯示器縮放芯片，一種對輸入圖像及視頻進行分辨率縮放、幀率轉換及畫質增強處理的組件，以適配顯示器的特性，確保畫面正確流暢地呈現。
「OCR」	指	光學字符識別
「OFDMA」	指	正交頻分多址，一種用於無線／有線通信系統的數字調製方案，允許多個用戶在不同頻率子載波上同時傳輸數據
「OSD」	指	屏幕顯示
「功率密度」	指	每單位體積或單位面積消耗的功率量
「畫質」	指	圖像質量
「PMIC」	指	電源管理集成電路，一種將輸入電壓轉換為裝置組件（如TCON、DDIC及顯示面板電路）所需的輸出電壓的組件，亦可提供動態電源控制、充電保護及過壓／過流防護等功能
「RDI」	指	RISC-V數字基礎設施
「RF」或「射頻」	指	用於無線數據傳輸的一定頻率範圍內的電磁波
「RF芯片」	指	射頻芯片，一種在無線通信中處理射頻信號收發，並在射頻與基頻信號之間進行轉換的組件
「RISAA」	指	以RISC-V計算架構與AI技術為基礎的生態技術平台
「RISC」	指	精簡指令集計算，一種採用小型、高度優化指令集的計算機架構

詞彙表

「RISC-V」	指	RISC-V是第五代精簡指令集計算架構，是一款開放、靈活、高效、創新的通用型指令集架構
「RISC-V主控芯片產品」	指	採用RISC-V作為主處理器架構的產品
「研發」	指	研究與開發
「SDK」	指	軟件開發套件
「sq.m.」	指	平方米
「TCON」	指	時序控制器，一種接收來自SoC的多媒體信號，為DDIC生成精確的時序信號和顯示數據，確保圖像正常且按適當時序顯示的關鍵顯示組件
「觸控控制器」	指	一種通過觸摸屏傳感器陣列收集觸摸位置、壓力及相關信號，並將處理後的觸摸指令上報至主控控制器的組件
「電視SoC」	指	芯片上電視系統，集成計算、視頻解碼、音頻處理、圖形渲染及各類音視頻接口管理功能的智能電視的核心芯片。其作為中央控制器，實現智能操作與流暢媒體播放
「TWT」	指	目標喚醒時間，Wi-Fi中的一種省電功能，它通過為設備安排特定喚醒時間，從而減少能耗
「V2X芯片」	指	車聯網芯片，一種實現車輛間(V2V)、車輛與基礎設施間(V2I)及車輛與行人間(V2P)的低延遲、高可靠性無線通信的組件
「Wi-Fi芯片」	指	一種實現設備之間符合Wi-Fi協議的數據傳輸與接收，進而實現無線網絡連通的組件
「x86」	指	計算機處理器中使用的一個計算架構系列，最初源自Intel 8086微處理器