

技術詞彙表

於本文件中，除非文義另有所指，本文件中使用的詞彙與本公司及我們的業務有關的若干詞彙的解釋及定義載於下文。該等涵義未必與標準行業用法一致。

「ADAS」	指	高級駕駛輔助系統，車輛中輔助駕駛者進行駕駛和停車的電子系統
「ADP鏈路」	指	聚合雙流端口鏈路，為本公司應用於汽車、AR及內視鏡的高速串行接口協議
「AEC-Q100」	指	汽車應用中使用的基於失效機制的IC應力測試標準
「AR/VR」	指	擴增實境及虛擬實境，分別是將數字內容覆蓋到真實世界或創造完全模擬環境的沉浸式技術
「車規級」	指	經過設計、製造及鑒定以滿足AEC-Q100等汽車標準的芯片
「BER」	指	誤碼率，在一定時間或數據量內，傳輸比特中出錯比特所佔比例的指標，用於衡量通信鏈路的可靠性
「橋接」	指	連接兩個不同接口或協議的元件，使兩者之間能夠進行資料傳輸
「CDR」	指	時鐘數據恢復，一種高速串行接收器的電路，可從接收到的信號中重建時序與數據
「ClearEdge技術平台」	指	自研的底層技術平台，集成高帶寬SerDes、協議處理與加密以及高清音視頻處理能力，用於支持可擴展的芯片開發和功能複用
「C-PHY」	指	MIPI C-PHY是一種使用三相符號編碼的物理接口，用於為高分辨率傳感器和顯示器實現高數據速率並減少引腳
「CPU」	指	中央處理器，電腦或電子系統的主要處理器，負責執行指令並進行通用運算
「CXL」	指	計算快速鏈路，是一種開放式標準的高速互連技術，可在CPU與加速器、內存擴展器或其他設備之間實現低延遲的通信
「DDR」及「LPDDR」	指	雙倍數據速率(DDR)和低功耗雙倍數據速率(LPDDR)，是一種高速記憶體
「域控制器」	指	智能車載中負責管理特定功能域(如座艙域)的中央電子控制單元

技術詞彙表

「DP」及「eDP」	指	DisplayPort和嵌入式DisplayPort，用於傳輸高清音頻和視頻信號的數位顯示接口標準
「DSC」	指	顯示流壓縮，視覺無損的壓縮標準，大幅降低傳輸高分辨率視頻所需的帶寬
「eARC」	指	增強音頻回傳通道，HDMI2.1中引入的音頻回傳規範，相比ARC支持更高帶寬、多聲道的音頻傳輸
「EDA」	指	電子設計自動化，是用於設計及驗證電子系統(如集成電路和印刷電路板)的軟件工具
「fabless」	指	一種芯片設計業務模式，本公司藉此專注於芯片設計，並將晶圓製造及封裝測試外包予第三方服務供應商
「晶圓廠」	指	專門從事生產和製造集成電路領域芯片的製造商
「FPGA」	指	現場可編程門陣列，是一種可在製造後進行配置以執行不同的邏輯功能的集成電路
「GPU」	指	圖形處理器，一種最初為圖形渲染而設計的專用處理器，現時愈來愈多用於AI訓練與推理等並行運算工作
「HDCP」	指	高頻寬數位內容保護，是一種數位複製保護技術，保護透過網絡連接傳輸的音頻和視頻內容
「HDMI」	指	高清多媒體接口，一種專有的數位接口，在設備之間傳輸高品質的視頻和音頻信號
「HDR」	指	高動態範圍，通過產生更大對比、更廣闊的色彩及亮度範圍以及色彩深度改善畫質的顯示技術
「HPC」	指	高效能運算，運用先進計算集群執行大量並行處理，以處理AI及機器學習等複雜的工作負載
「HUD」	指	平視顯示器，一種顯示技術，可將資料投射到使用者視線範圍內的透明表面上
「IC」	指	集成電路，指於小型半導體基板上製造的電子電路組
「智能視覺終端」	指	具備視頻或圖像採集、處理和顯示能力，並可能結合AI的終端設備

技術詞彙表

「I/O 芯片」	指	輸入／輸出芯片，是一種集成電路，用於管理和調解計算機CPU與其周邊設備或外部網絡之間的數據通信
「激光雷達」	指	雷射偵測和測距，是一種遙感技術，利用雷射光束測量物體或表面的準確距離
「LVDS」	指	低電壓差分信號，指定差分和串行信號標準電氣特性的技術標準
「MAL」	指	多音頻鏈路，一種本公司專有的雙向高速串行接口協議，可在設備之間同時傳輸多個聲道
「MIPI」	指	移動產業處理器接口，MIPI聯盟開發的一種用於移動設備和周邊設備的通訊標準家族
「D-PHY」	指	MIPI D-PHY是一種將攝像頭和顯示器連接至處理器的物理接口，具備高雜訊抗擾度和高抖動容忍度。其亦提供高速與低功耗模式之間的低延時轉換
「DSI/CSI-2」	指	MIPI聯盟定義的兩個串行接口協議，其中DSI-2用於顯示面板及CSI-2用於攝像頭所用的圖像傳感器
「多流傳輸」	指	多流傳輸，一項DisplayPort功能，可在物理鏈路上承載多路獨立視頻流
「OLED」	指	有機發光二極體，使用有機薄膜的顯示技術，在電流作用下會發光
「端側AI」	指	在終端設備本地執行AI推理或部分訓練的能力，相對於遠端雲端服務器
「PCIe retimer」	指	PCIe信號調節芯片，可補償通道衰減並降低抖動，以增強信號完整性並擴大信號覆蓋範圍
「PCIe switch」	指	一種PCIe互連裝置，可讓多台裝置之間進行有效率的通訊，常用於數據中心及AI加速系統
「PLL」	指	鎖相環路，一種產生輸出信號的控制系統，其相位與其輸入相關
「重驅動芯片」	指	用於補償高速差分信號在傳輸過程中的衰減和失真的信號調理芯片，通過放大和均衡提升信號幅度與質量但不進行完全重定時
「參考設計」	指	一種系統技術設計，其包含系統的基本要素，並作為他人複製、調整或修改的範本

技術詞彙表

「SATA」	指	串行高級技術附件，將主機總線適配器連接到儲存設備的電腦總線接口
「Scaler」	指	對輸入圖像或視頻進行分辨率或尺寸縮放，以適配不同顯示面板分辨率的處理模塊
「SerDes」	指	串行器／解串行器，用於高速通訊的功能模塊，以在串行和並行格式之間轉換數據
「SoC」	指	系統單晶片，一種芯片，整合電腦或其他電子系統的核心組件
「空間計算」	指	對真實空間進行感知和建模，並與數位內容實時融合的一種計算方式
「流片」	指	IC設計流程的最後階段，即將經驗證的實體設計數據(光罩模組)發放給半導體代工廠進行晶圓製造
「UHD」	指	超高清，4K或較高的視頻分辨率
「USB/USB-C」	指	通用串行總線(USB)，進行數位數據傳輸和供電的業界標準；USB-C，一種正反兩用連接器標準
「UVM」	指	通用驗證方法學，一種用於IC功能驗證的標準方法學
「VGA」	指	視頻圖形陣列，一種標準顯示接口
「VRR」	指	可變刷新率，顯示設備可隨輸出幀率動態調整刷新頻率的技術，用以減少畫面撕裂和卡頓現象
「晶圓」	指	用於製造IC的圓形硅基板，可在其上製造各種電路結構，以生產具有特定電氣功能的IC產品
「4K」、「8K」或「10K」	指	UHD顯示器分辨率的通用術語，分別指約為3840 x 2160像素、約為7680 x 4320像素及約為10240 x 4320像素的分辨率